

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Наумова Наталия Александровна

Должность: Ректор

Дата подписания: 10.06.2025 10:00:31

Уникальный идентификатор документа:

6b5279da4e034bffa79172803da5b7519c899d

МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение высшего образования

«ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПРОСВЕЩЕНИЯ»

(ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПРОСВЕЩЕНИЯ)

Физико-математический факультет

Кафедра фундаментальной физики и нанотехнологии

Согласовано

деканом физико-математического факультета

«19» марта 2025 г.

/Кулешова Ю.Д./

Рабочая программа дисциплины

Физическая электроника

Направление подготовки

03.03.02 Физика

Квалификация

Бакалавр

Форма обучения

Очная

Согласовано учебно-методической комиссией
физико-математического факультета

Протокол «19» марта 2025 г. № 7

Председатель УМКом

/Кулешова Ю.Д./

Рекомендовано кафедрой
фундаментальной физики и
нанотехнологии

Протокол от «11» марта 2025 г. № 11

Зав. кафедрой

/Холина С.А./

Москва

2025

Авторы-составители:

Барабанова Н.Н., кандидат физико-математических наук, доцент,
Васильчикова Е.Н., кандидат физико-математических наук, доцент,
Емельянов В.А., кандидат физико-математических наук, доцент.

Рабочая программа дисциплины «Физическая электроника» составлена в соответствии с требованиями Федерального государственного образовательного стандарта высшего образования по направлению подготовки 03.03.02 Физика, утвержденного приказом МИНОБРНАУКИ РОССИИ от 07.08.2020 г. № 891.

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)», и является элективной дисциплиной.

Год начала подготовки (по учебному плану) 2025

СОДЕРЖАНИЕ

1. Планируемые результаты обучения	4
2. Место дисциплины в структуре образовательной программы	4
3. Объем и содержание дисциплины	4
4. Учебно-методическое обеспечение самостоятельной работы обучающихся	6
5. Фонд оценочных средств для проведения текущей и промежуточной аттестации по дисциплине	8
6. Учебно-методическое и ресурсное обеспечение дисциплины	23
7. Методические указания по освоению дисциплины	24
8. Информационные технологии для осуществления образовательного процесса по дисциплине	24
9. Материально-техническое обеспечение дисциплины	24

1. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ

1.1. Цель и задачи дисциплины

Цель освоения дисциплины: овладение студентами действенными знаниями о сущности электромагнитных процессов в электротехнических и электронных устройствах, изучение принципов действия и характеристик полупроводниковых приборов, типовых функциональных узлов электронных устройств и принципов их применения в управляющих и информационных системах.

Задачи дисциплины: изучение основных понятий, явлений и законов физической электроники, а также овладение основными методами анализа электротехнических и электронных устройств;

формирование научного мышления, правильного понимания границ применимости различных электромагнитных законов, теорий и владения методами оценки степени достоверности результатов, полученных с помощью экспериментальных и математических методов исследования на моделях электротехнических и электронных устройств;

ознакомление с устройством, основными характеристиками и принципами работы электрических машин и электронных устройств;

практическое изучение способов проведения электрических измерений.

1.2. Планируемые результаты обучения

В результате освоения данной дисциплины у обучающихся формируются следующие компетенции:

УК-1. Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач;

ДПК-2. Способен освоить современные концепции, теории, законы и методы в области физики, математики и информатики, овладеть основными методами решения задач, сформулированными в рамках данных предметных областей, и применить их в профессиональной деятельности.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина «Физическая электроника» входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)», и является элективной дисциплиной.

Для освоения дисциплины «Физическая электроника» используются знания, умения и виды деятельности, сформированные в процессе изучения следующих дисциплин: «Молекулярная физика», «Электричество и магнетизм», «Основы программирования», «Математический анализ».

Освоение данной дисциплины является необходимой основой для изучения таких дисциплин, как «Физика конденсированного состояния», «Введение в физику нанотехнологии».

3. ОБЪЕМ И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1. Объем дисциплины

Показатель объема дисциплины	Форма обучения
	Очная
Объем дисциплины в зачетных единицах	4
Объем дисциплины в часах	144
Контактная работа:	96,5
Лекции	32
Лабораторные занятия	64
Контактные часы на промежуточную аттестацию:	0,5

Зачет	0,2
Курсовая работа	0,3
Самостоятельная работа	22
Контроль	25,5

Формы промежуточной аттестации: зачет и курсовая работа в 5 семестре.

3.2 Содержание дисциплины

Наименование разделов (тем) дисциплины с кратким содержанием	Количество часов	
	Лекции	Лабораторные занятия
Тема 1 Физические основы работы полупроводниковых приборов. Энергетические уровни и зоны. Собственная электропроводность полупроводников. Примесная электропроводность полупроводников. Процессы переноса зарядов в полупроводниках. Электронно-дырочный переход. Вольт-амперная характеристика $p-n$ -перехода. Виды пробоев $p-n$ -перехода. Ёмкость $p-n$ -перехода. Контакт «металл – полупроводник». Свойства омических переходов.	3	4
Тема 2. Полупроводниковые диоды. Выпрямительные диоды. Особенности вольт-амперных характеристик выпрямительных диодов. Импульсные диоды. Варикапы. Стабилитроны. Применение полупроводниковых диодов. Однофазная однополупериодная схема выпрямления. Двухполупериодная схема выпрямления со средней точкой. Однофазная мостовая схема. Параметрический стабилизатор напряжения.	3	4
Тема 3. Полевые транзисторы. Полевой транзистор с управляющим $p-n$ -переходом. Схемы включения полевых транзисторов. Статические характеристики полевых транзисторов. Основные параметры полевых транзисторов. Полевые транзисторы с изолированным затвором. Полевой транзистор с изолированным затвором со встроенным каналом. Транзистор с индуцированным (инверсионным) каналом.	3	4
Тема 4. Биполярные транзисторы. Структура и основные режимы работы. Физические процессы в биполярном транзисторе. Схемы включения транзистора. Статические характеристики биполярного транзистора.	3	4
Тема 5. Электронные усилители. Классификация усилителей и их основные характеристики. Аперiodический усилитель. Обратная связь и ее влияние на характеристики усилителя.	3	6
Тема 6. Математические основы цифровой электроники. Виды сигналов. Информация. Позиционные системы счисления. Элементы алгебры логики. Таблица истинности.	3	6
Тема 7. Логические элементы цифровых устройств. Общие сведения о логических элементах. Основные логические элементы.	3	6
Тема 8. Базовые логические элементы. Транзисторный ключ. Базовый элемент ТТЛ. Базовый элемент на	3	6

КМДП структурах.		
Тема 9. Интегральные микросхемы. Классификация микросхем. Технологии изготовления микросхем. Назначение микросхем.	2	6
Тема 10. Цифровые устройства последовательного типа. Классификация триггеров. Асинхронный RS-триггер. Тактируемый RS-триггер. D-триггеры. Т-триггер.	2	6
Тема 11. Основные операционные элементы. Регистры. Шифратор. Дешифратор. Мультиплексор. Демультимплексор. Двоичные счетчики. Полусумматор. Двоичный сумматор. Схемы вычитания. Цифровой компаратор.	2	6
Тема 12. Полупроводниковые запоминающие устройства. Общая характеристика устройств. Структуры запоминающих устройств. Оперативные запоминающие устройства. Постоянные запоминающие устройства. Флэш-память.	2	6
Итого	32	64

4. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ

Темы для самостоятельного изучения	Изучаемые вопросы	Количество часов	Формы самостоятельной работы	Методические обеспечения	Формы отчетности
Тема 1. Полупроводниковые диоды.	Математические модели диодов и их использование для анализа электронных схем. Разновидности полупроводниковых диодов. Классификация и система обозначений.	2	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект
Тема 2. Полевые транзисторы.	Математические модели полевого транзистора. Применение принципа полевого транзистора.	4	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект
Тема 3. Биполярные транзисторы.	Математические модели биполярного транзистора. Анализ схем с транзисторами. Классификация и система обозначения.	4	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект
Тема 4. Тиристоры.	Устройство и основные физи-	2	Работа с литературой, сетью	Учебно-методиче-	Конспект

	ческие процессы. Характеристики. Графический анализ схем с тиристорами. Классификация и система обозначений.		«Интернет», конспектирование	ское обеспечение дисциплины	
Тема 5. Оптоэлектронные приборы.	Общая характеристика оптоэлектронных приборов. Излучающий диод (светодиод). Фоторезистор. Фотодиод. Разновидности индикаторов.	4	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект
Тема 6. Операционные усилители.	Передаточная характеристика. Влияние различных факторов на выходное напряжение операционного усилителя. Амплитудно-частотная, фазо-частотная характеристики операционного усилителя и его эквивалентная схема	2	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект
Тема 7. Устройства аналого-цифрового преобразования сигналов.	Цифроаналоговые преобразователи. Аналого-цифровые преобразователи. Устройства выборки и хранения аналоговых сигналов.	2	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект, домашняя работа
Тема 8. Генераторы импульсных сигналов.	Генераторы прямоугольных импульсов. Генераторы линейно изменяющегося напряжения.	2	Работа с литературой, сетью «Интернет», конспектирование	Учебно-методическое обеспечение дисциплины	Конспект, домашняя работа
ИТОГО		22			

5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕДЕНИЯ ТЕКУЩЕЙ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ДИСЦИПЛИНЕ

5.1. Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы

Код и наименование компетенции	Этапы формирования
УК-1. Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач.	1. Работа на учебных занятиях 2. Самостоятельная работа
ДПК-2. Способен освоить современные концепции, теории, законы и методы в области физики, математики и информатики, овладеть основными методами решения задач, сформулированными в рамках данных предметных областей, и применить их в профессиональной деятельности.	1. Работа на учебных занятиях 2. Самостоятельная работа

5.2. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

Оцениваемые компетенции	Уровень сформированности	Этап формирования	Описание показателей	Критерии оценивания	Шкала оценивания
УК-1	Пороговый	1. Работа на учебных занятиях 2. Самостоятельная работа	Знать: механизмы и методики поиска, анализа и синтеза информации. Уметь: находить и критически анализировать информацию, необходимую для решения поставленной задачи.	лабораторные работы, домашняя работа	Шкала оценивания лабораторной работы, шкала оценивания домашней работы
	Продвинутой	1. Работа на учебных занятиях 2. Самостоятельная работа	Знать: механизмы и методики поиска, анализа и синтеза информации. Уметь: находить и критически анализировать информацию, необходимую для решения поставленной задачи. Владеть: механизмами поиска информации, в том числе с применением современных информационных и коммуникационных технологий.	лабораторные работы, домашняя работа	Шкала оценивания лабораторной работы, шкала оценивания домашней работы
ДПК-2	Пороговый	1. Работа на учебных занятиях 2. Самостоятельная работа	Знать: современные концепции, теории, законы и методы в области физики, математики и информатики.	лабораторные работы, домашняя работа	Шкала оценивания лабораторной

			Уметь: применять основные методы решения задач, сформулированными в рамках физики, математики и информатики.		работы, шкала оценивания домашней работы
	Продвинутый	1. Работа на учебных занятиях 2. Самостоятельная работа	Знать: современные концепции, теории, законы и методы в области физики, математики и информатики. Уметь: применять основные методы решения задач, сформулированными в рамках физики, математики и информатики. Владеть: основными методами решения задач, сформулированными в рамках физики, математики и информатики, и применить их в профессиональной деятельности.	лабораторные работы, домашняя работа	Шкала оценивания лабораторной работы, шкала оценивания домашней работы

Шкала оценивания лабораторных работ.

Критерии оценивания	Баллы
Если студент решил 71-90% от всех лабораторных работ	8-10
Если студент решил 51-70% от всех лабораторных работ	5-7
Если студент решил 31-50% от всех лабораторных работ	3-4
Если студент решил 0-30% от всех лабораторных работ	0-2

Шкала оценивания домашней работы.

Критерии оценивания	Баллы
Если студент выполнил 71-90% от всех домашних работ	8-10
Если студент выполнил 51-70% от всех домашних работ	5-7
Если студент выполнил 31-50% от всех домашних работ	3-4
Если студент выполнил 0-30% от всех домашних работ	0-2

5.3. Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы

Примерная тематика лабораторных работ.

1. Изучение полупроводникового диода и стабилитрона.
2. Изучение полевого транзистора.
3. Изучение биполярного транзистора.
4. Изучение резисторного усилителя напряжения.
5. Исследование основных логических элементов и простейших комбинационных устройств.

6. Исследование триггеров RS, D и T типов.
7. Исследование параллельного и последовательного регистров.
8. Исследование основных комбинационных устройств: дешифратора, демультиплектора, мультиплектора и преобразователя кодов на ПЗУ.
9. Исследование счетчиков электрических импульсов.
10. Исследование четырехразрядного параллельного сумматора.

Примерные задачи для домашней работы.

Полупроводники . p-n переход. Транзисторы. Электронные усилители

№ варианта	1	2	3	4	5	6	7	8	9	0
№ Задания	1	2	3	3	2	1	1	2	3	1
	4	6	5	4	5	4	4	5	6	6
	7	8	7	8	7	8	7	8	7	8
	9	10	11	12	12	10	10	9	10	11
	13	14	15	13	14	15	15	14	13	13
	16	17	16	17	16	17	16	17	16	17
	18	19	20	18	19	20	18	19	20	18
	21	22	23	22	23	21	23	21	22	23
	24	25	24	25	24	25	24	25	24	25
	26	27	28	29	30	26	27	28	29	30
	31	32	33	34	31	32	33	34	31	32
	35	36	37	38	39	35	36	37	38	39

1. Что такое собственная электропроводность полупроводника?
2. Что такое диффузия и дрейф носителей заряда?
3. Как объяснить температурную зависимость концентрации носителей заряда в полупроводнике?
4. Что такое примесная электропроводность полупроводника?
5. Поясните механизм образования электронно-дырочного перехода.
6. Что такое инжекция и экстракция носителей заряда?
7. Как влияет внешнее напряжение на ширину $p-n$ -перехода.
8. Нарисуйте вольт-амперную характеристику $p-n$ -перехода и напишите ее уравнение.
9. Объясните механизм лавинного пробоя.
10. Что такое барьерная ёмкость $p-n$ -перехода?
11. При каких условиях контакт «металл – полупроводник» будет невыпрямляющим?
12. При каких условиях контакт «металл – полупроводник» будет выпрямляющим?
13. Рассчитать и построить вольт-амперную характеристику (ВАХ) выпрямительного диода $I=f(U)$ при температуре окружающей среды $+20^{\circ}\text{C}$ в диапазоне $U_{\text{пр}}=0\dots300\text{мВ}$ (5 точек) и $U_{\text{обр}} = 0\dots100\text{В}$ (5 точек).

Вольт-амперная характеристика диода описывается уравнением:

$$I = I_0(e^{eU/kT} - 1),$$

где $I_0 = 0,5 \text{ мА}$ - обратный ток диода,

T – абсолютная температура,

k - постоянная Больцмана,

e – элементарный заряд.

14. Рассчитать и построить вольт-амперную характеристику (ВАХ) выпрямительного диода $I=f(U)$ при температуре окружающей среды $+40^{\circ}\text{C}$ в диапазоне $U_{\text{пр}}=0\dots300\text{мВ}$ (5 точек) и $U_{\text{обр}} = 0\dots100\text{В}$ (5 точек).

Вольт-амперная характеристика диода описывается уравнением:

$$I = I_0(e^{eU/kT} - 1),$$

где $I_0 = 0,5 \text{ мА}$ - обратный ток диода,
 T – абсолютная температура,
 k - постоянная Больцмана,
 e – элементарный заряд.

15. Рассчитать и построить вольт-амперную характеристику (ВАХ) выпрямительного диода $I=f(U)$ при температуре окружающей среды $+30^\circ\text{C}$ в диапазоне $U_{\text{пр}}=0\dots300\text{мВ}$ (5 точек) и $U_{\text{обр}} = 0\dots100\text{В}$ (5 точек).

Вольт-амперная характеристика диода описывается уравнением:

$$I = I_0(e^{eU/kT} - 1),$$

где $I_0 = 0,3 \text{ мА}$ - обратный ток диода,
 T – абсолютная температура,
 k - постоянная Больцмана,
 e – элементарный заряд.

16. Какие разновидности полевых транзисторов существуют?
17. Почему полевые транзисторы с управляющим p – n -переходом не должны работать при прямом напряжении на входе $U_{\text{зи}}$?
18. Почему при изменении напряжения $U_{\text{си}}$ толщина канала вдоль его длины меняется неодинаково?
19. Чем отличается полевой транзистор с изолированным затвором от транзистора с управляющим p – n -переходом?
20. Чем отличаются структуры МДП-транзисторов с индуцированным и со встроенным каналом? Как это отличие отражается на статических характеристиках?
21. Нарисуйте и объясните проходные и выходные характеристики полевого транзистора.
22. Охарактеризуйте режимы работы биполярного транзистора.
23. Каким образом в транзисторе происходит усиление электрических колебаний по мощности?
24. Охарактеризуйте схемы включения биполярного транзистора.
25. Нарисуйте и объясните семейство выходных характеристик транзистора в схеме с общим эмиттером.
26. Что такое электронный усилитель?
27. Почему в электронном усилителе происходит усиление мощности?
28. Как классифицируются электронные усилители?
29. Что такое коэффициент усиления?
30. Какой усилитель называют апериодическим (резисторным)?
31. Какие искажения в усилителях называют линейными? Чем они обусловлены?
32. Какие искажения в усилителях называют нелинейными? Чем они обусловлены?
33. Что называют амплитудно-частотной характеристикой усилителя?
34. Что такое полоса пропускания усилителя?
35. При усилении синусоидального напряжения на выходе усилителя, кроме напряжения основной частоты с амплитудой $U_{1m} = 20 \text{ В}$, получилось еще и напряжение второй гармоники с амплитудой $U_{2m} = 1.6 \text{ В}$. Определите величину нелинейных искажений.
36. Почему в апериодическом усилителе уменьшается усиление на низких частотах?
37. Что называют амплитудной характеристикой?
38. Почему реальные амплитудные характеристики нелинейные?
39. Объясните назначение элементов в схеме апериодического усилителя.

Логические элементы

№ вари- анта	1	2	3	4	5	6	7	8	9	0

№ За- дания	1	2	3	4	5	6	7	8	9	10
	11	12	13	14	15	16	17	18	19	20
	21	22	23	24	25	26	27	28	21	22
	29	30	31	32	33	29	30	31	32	33
	34	35	36	37	38	38	37	34	35	36
	39	40	41	42	39	40	41	42	39	41
	43	44	45	46	47	43	44	45	46	47
	48	49	50	51	52	52	51	50	49	48
	53	54	55	56	57	54	55	56	53	57

1. Что называется логическим элементом?
2. Чем различаются положительная и отрицательная логики?
3. Что называется таблицей истинности?
4. Каким символом обозначают логическое умножение?
5. Как на схемах изображают логический элемент И?
6. При каких входных переменных на выходе логического элемента И формируется логическая 1?
7. Каким символом обозначают логическое сложение?
8. Как на схемах изображают логический элемент ИЛИ?
9. При каких входных переменных на выходе логического элемента ИЛИ формируется логическая 1?
10. Как на схемах изображают логический элемент НЕ?
11. Как на схемах изображают логический элемент И-НЕ?
12. При каких входных переменных на выходе логического элемента И-НЕ формируется логическая 1?
13. Как на схемах изображают логический элемент ИЛИ-НЕ?
14. При каких входных переменных на выходе логического элемента ИЛИ-НЕ формируется логическая 1?
15. Как на схемах изображают логический элемент Исключающее ИЛИ?
16. При каких входных переменных на выходе логического элемента Исключающее ИЛИ формируется логическая 1?
17. Как из элемента ИЛИ-НЕ получить элемент НЕ?
18. Как из элемента И-НЕ получить элемент НЕ?
19. Изобразите условное обозначение логических элементов И, ИЛИ, НЕ, И-НЕ и ИЛИ-НЕ.
20. Постройте таблицу истинности элемента ИЛИ с тремя входами. Входы имеют обозначения А, В, С. Выход имеет обозначение Z.
21. Постройте таблицу истинности элемента И с тремя входами. Входы имеют обозначения А, В, С. Выход имеет обозначение Z.
22. Постройте схему элемента И на элементах ИЛИ-НЕ..
23. Постройте схему элемента ИЛИ на элементах И-НЕ.
24. Сколько возможных комбинаций имеет таблица истинности элемента И с пятью входами?
25. Сколько возможных комбинаций имеет таблица истинности элемента ИЛИ с шестью входами?
26. Что понимают под логическим элементом ИСКЛЮЧАЮЩЕЕ ИЛИ? Изобразите для этого элемента таблицу истинности.
27. Как называется логический элемент, которому соответствует таблица истинности, изображенная на рис. 1?

B	A	Z
0	0	1
0	1	0

1	0	0
1	1	0

Рис. 1.
Таблица истинности.

28. Как называется логический элемент, которому соответствует таблица истинности, изображенная на рис. 2?

B	A	Z
0	0	1
0	1	0
1	0	0
1	1	1

Рис. 2.
Таблица истинности.

29. Из логических элементов И, ИЛИ и НЕ синтезируйте и нарисуйте схему устройства, реализующего уравнение $Z = (A + \bar{B}) \cdot (\bar{A} + B)$.

30. Из логических элементов И, ИЛИ и НЕ синтезируйте и нарисуйте схему устройства, реализующего уравнение $Z = \overline{(A + B)} \cdot (A + B)$.

31. Из логических элементов И, ИЛИ и НЕ синтезируйте и нарисуйте схему устройства, реализующего уравнение $Z = \overline{(A \cdot B)} + (A \cdot B)$.

32. Из логических элементов И, ИЛИ и НЕ синтезируйте и нарисуйте схему устройства, реализующего уравнение $Z = \overline{(A \cdot B)} + C$.

33. Из логических элементов И, ИЛИ и НЕ синтезируйте и нарисуйте схему устройства, реализующего уравнение $Z = (A \cdot B) \oplus (A + B)$.

34. Временные диаграммы входов A и B представлены на рис. 3. Изобразите временную диаграмму выхода Z , если A и B входы элемента И (а).

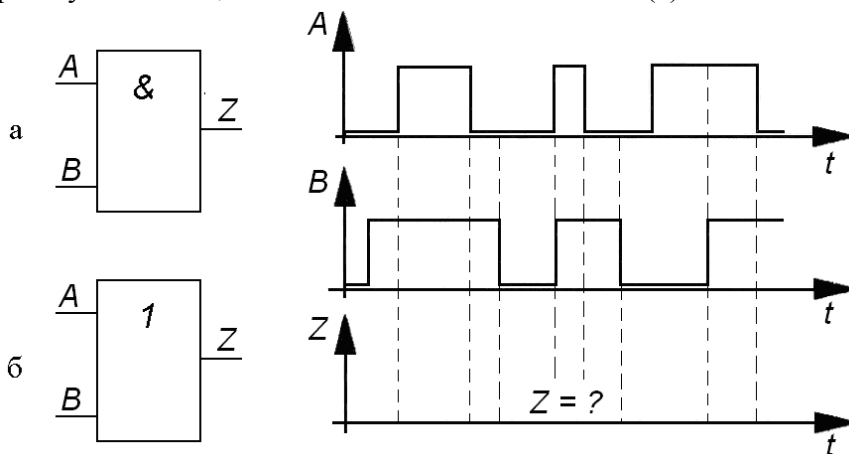


Рис. 3. Связь двух входных сигналов A и B .

35. Временные диаграммы входов A и B представлены на рис. 3. Изобразите временную диаграмму выхода Z , если A и B входы элемента ИЛИ (б).

36. Какую логическую операцию производят элементы на схеме рис. 4?

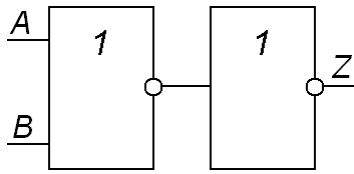


Рис. 4. Комбинация логических элементов.

37. Какую логическую операцию производят элементы на схеме рис. 4?

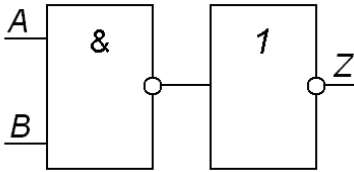


Рис. 5. Комбинация логических элементов.

38. На рис. 6 представлены входные сигналы A и B и выходной сигнал Z неизвестного элемента. Какую логическую операцию производит этот элемент?

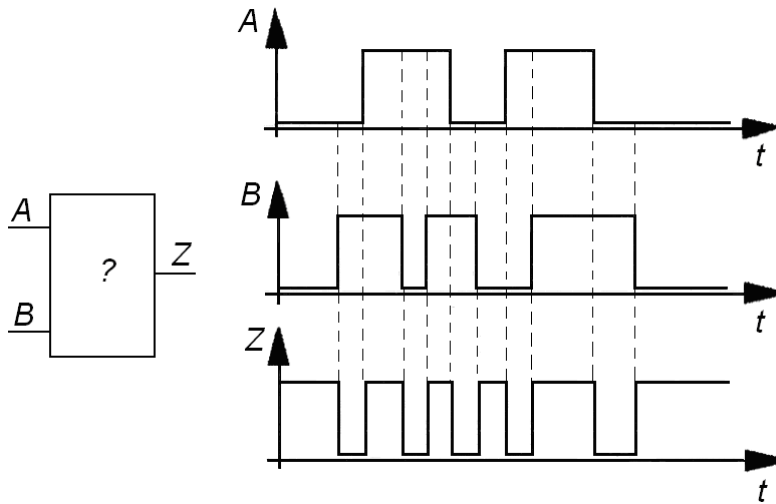


Рис. 6. Временные диаграммы входов и выхода.

39. Составьте уравнение и таблицу истинности для схемы на рис. 7.

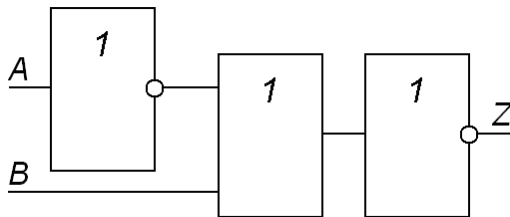


Рис. 7. Цифровая схема.

40. Составьте уравнение и таблицу истинности для схемы на рис. 8.

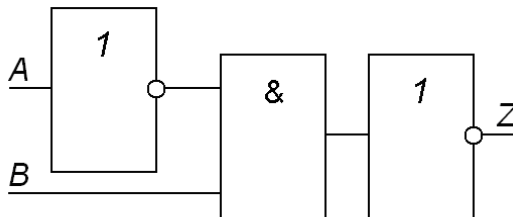


Рис. 8. Цифровая схема.

41. Составьте уравнение и таблицу истинности для схемы рис. 9.

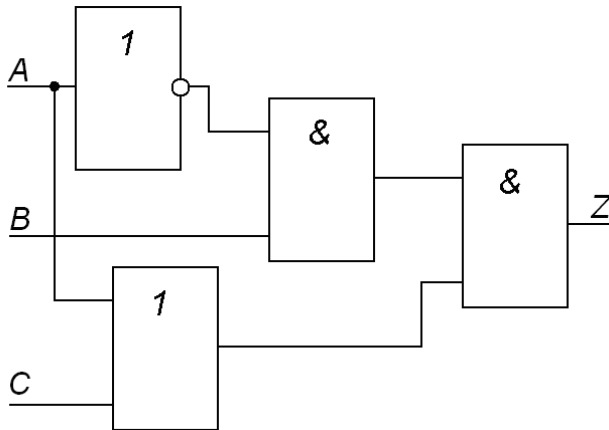


Рис. 9. Цифровая схема.

42. Составьте уравнение и таблицу истинности для схемы рис. 10.

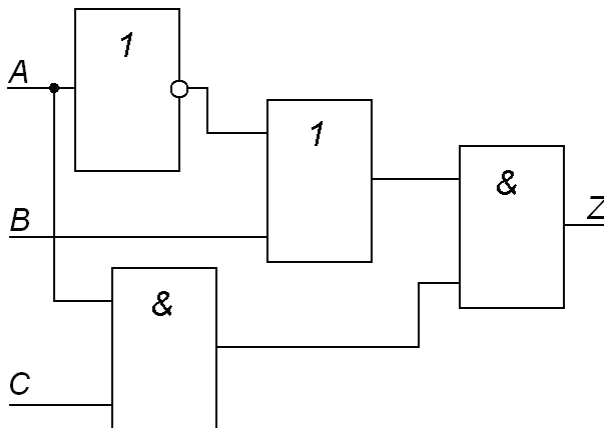


Рис. 10. Цифровая схема.

43. Преобразуйте следующие десятичные числа в двоичные: 58, 592, 112.
44. Преобразуйте следующие десятичные числа в двоичные: 168, 195, 215
45. Преобразуйте следующие десятичные числа в двоичные: 200, 175, 151.
46. Преобразуйте следующие десятичные числа в двоичные: 319, 145, 99.
47. Преобразуйте следующие десятичные числа в двоичные: 200, 175, 102.
48. Преобразуйте следующие двоичные числа в десятичные: 11101, 11011, 11001.
49. Преобразуйте следующие двоичные числа в десятичные: 11010, 100101, 1010.
50. Преобразуйте следующие двоичные числа в десятичные: 11100, 11001, 110011.
51. Преобразуйте следующие двоичные числа в десятичные: 1101, 11110, 10011.
52. Преобразуйте следующие двоичные числа в десятичные: 111001, 10001, 10011.
53. Преобразуйте шестнадцатеричные числа в десятичные и двоичные: AB1, 87F2.
54. Преобразуйте шестнадцатеричные числа в десятичные и двоичные: E605, BCD4.
55. Преобразуйте шестнадцатеричные числа в десятичные и двоичные: 2B31, BA1A.
56. Преобразуйте шестнадцатеричные числа в десятичные и двоичные: 2C3, C31A.
57. Преобразуйте шестнадцатеричные числа в десятичные и двоичные: 3D1, AE4A.

Триггеры. Регистры

№ варианта	1	2	3	4	5	6	7	8	9	0
№ Задания	1	2	3	4	1	2	3	4	1	2
	5	6	5	6	5	6	6	5	6	5
	7	8	9	10	8	9	10	8	7	10

	11	12	13	11	13	12	11	13	13	12
	14	15	16	15	14	16	16	14	15	14
	17	18	19	20	18	19	20	17	20	19
	21	22	23	24	21	22	23	24	21	22
	25	26	27	28	28	27	26	25	26	27
	29	30	31	32	29	30	31	32	29	30
	33	34	35	36	37	33	34	35	36	37
	38	39	40	38	39	40	38	39	40	38
	41	42	43	44	45	46	41	42	43	44

1. Что называется триггером?
2. Какие триггеры называются асинхронными, а какие синхронными?
3. Какие выходы бывают у триггеров, как их обозначают?
4. Какие входы бывают у триггеров, как их обозначают?
5. Начертите схему *RS*-триггера с прямыми входами. Опишите работу *RS*-триггера с прямыми входами.
6. Начертите схему *RS*-триггера с инверсными входами. Опишите работу *RS*-триггера с инверсными входами.
7. Временные диаграммы входов *S* и *R* *RS*-триггера с прямыми входами представлены на рис. 1. Изобразите временную диаграмму выходов.

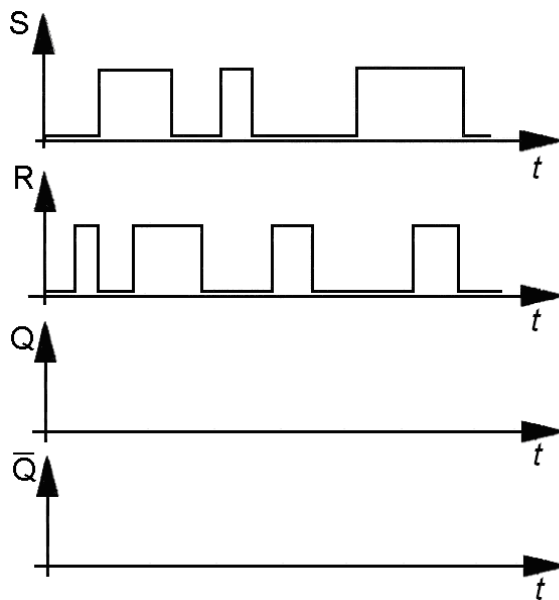


Рис. 1

8. Временные диаграммы входов *S* и *R* *RS*-триггера с прямыми входами представлены на рис. 2. Изобразите временную диаграмму выходов.

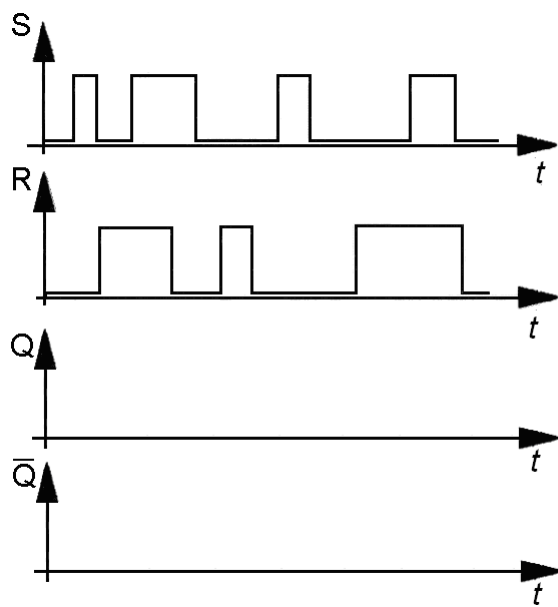


Рис. 2

9. Временные диаграммы входов S и R RS-триггера с инверсными входами представлены на рис. 3. Изобразите временную диаграмму выходов.

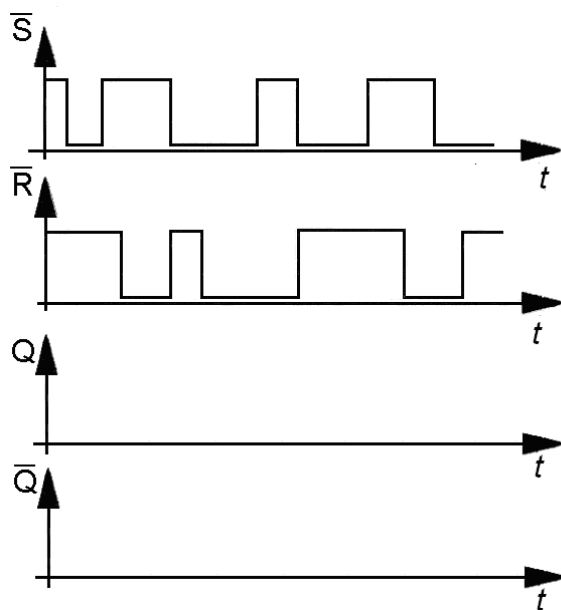


Рис. 3

10. Временные диаграммы входов S и R RS-триггера с инверсными входами представлены на рис. 4. Изобразите временную диаграмму выходов.

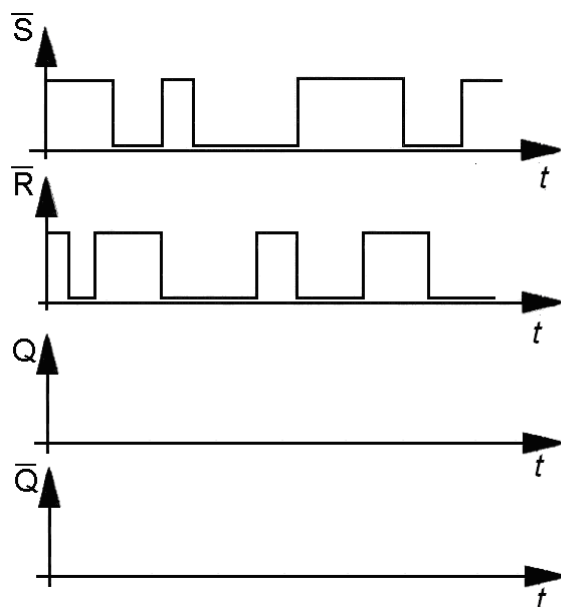


Рис.4

11. Какую роль выполняет вход C в синхронном RS -триггере? Опишите работу синхронного RS -триггера.
12. На все входы синхронного RS -триггера поданы уровни логического нуля. В каком он будет состоянии?
13. На все входы синхронного RS -триггера поданы уровни логической единицы. В каком он будет состоянии?
14. Начертите схему статического D -триггера и объясните, при каких входных уровнях триггер будет оставаться в режиме хранения информации?
15. Что такое динамический триггер?
16. Как обозначают вход синхронизации (C) динамического триггера, переключающегося по переднему и заднему фронтам синхроимпульса?
17. Начертите временную диаграмму $C = f(t)$, $D = f(t)$ и $Q = f(t)$, при подаче на вход D динамического D -триггера следующих сигналов: 1, 0, 0, 1, 1, 0, Запись осуществляется по фронту синхроимпульса.
18. Начертите временную диаграмму $C = f(t)$, $D = f(t)$ и $Q = f(t)$, при подаче на вход D динамического D -триггера следующих сигналов: 1, 1, 0, 1, 0, 0, Запись осуществляется по срезу синхроимпульса.
19. Начертите временную диаграмму $C = f(t)$, $D = f(t)$ и $Q = f(t)$, при подаче на вход D динамического D -триггера следующих сигналов: 1, 0, 1, 1, 1, 0, Запись осуществляется по фронту синхроимпульса.
20. Начертите временную диаграмму $C = f(t)$, $D = f(t)$ и $Q = f(t)$, при подаче на вход D динамического D -триггера следующих сигналов: 1, 0, 0, 1, 0, 1, Запись осуществляется по срезу синхроимпульса.
21. Как получить T -триггер, имея в наличии D -триггер? Начертите схему.
22. Опишите работу T -триггера.
23. Почему T -триггер называют делителем частоты?
24. Что называется регистром? Назовите основные типы регистров.
25. Начертите схему и условное обозначение 2-хразрядного параллельного регистра.
26. Начертите схему и условное обозначение 3-хразрядного параллельного регистра.
27. Начертите схему и условное обозначение 4-хразрядного параллельного регистра.
28. Начертите схему и условное обозначение 5-тиразрядного параллельного регистра.
29. Опишите работу параллельного регистра.
30. Начертите временные диаграммы записи числа 0101 в параллельный регистр. Запись осуществляется по фронту синхроимпульса.
31. Начертите временные диаграммы записи числа 1001 в параллельный регистр. Запись осуществляется по срезу синхроимпульса.

32. Начертите временные диаграммы записи числа 0111 в параллельный регистр. Запись осуществляется по фронту синхроимпульса.
33. Начертите схему и условное обозначение последовательного 2-хразрядного регистра.
34. Начертите схему и условное обозначение последовательного 3-хразрядного регистра.
35. Начертите схему и условное обозначение последовательного 4-хразрядного регистра.
36. Начертите схему и условное обозначение последовательного 5-тиразрядного регистра.
37. Опишите работу последовательного регистра.
38. На вход последовательного четырехразрядного регистра подана последовательно комбинация сигналов 11001101. Определите состояния триггеров после 5 такта.
39. На вход последовательного четырехразрядного регистра подана последовательно комбинация сигналов 11001101. Определите состояния триггеров после 6 такта.
40. На вход последовательного четырехразрядного регистра подана последовательно комбинация сигналов 11001101. Определите состояния триггеров после 7 такта.
41. Изобразите временные диаграммы записи числа 1101 в последовательный регистр. Запись осуществляется по фронту синхроимпульса.
42. Изобразите временные диаграммы записи числа 1100 в последовательный регистр. Запись осуществляется по срезу синхроимпульса.
43. Изобразите временные диаграммы записи числа 0101 в последовательный регистр. Запись осуществляется по фронту синхроимпульса.
44. Нарисуйте временные диаграммы, иллюстрирующие запись числа 1100 в последовательный регистр, при условии, что первоначально в регистре хранилось число 0101. Запись осуществляется по срезу синхроимпульса.
45. Нарисуйте временные диаграммы, иллюстрирующие запись числа 1010 в последовательный регистр, при условии, что первоначально в регистре хранилось число 1001. Запись осуществляется по фронту синхроимпульса.
46. Нарисуйте временные диаграммы, иллюстрирующие запись числа 0101 в последовательный регистр, при условии, что первоначально в регистре хранилось число 1101. Запись осуществляется по фронту синхроимпульса.

Примерные темы для курсовых работ

1. Полупроводниковые запоминающие устройства.
2. Контактные явления в полупроводниках.
3. Кремниевые фотопреобразователи солнечной энергии.
4. Полупроводниковые фотоприемники.
5. Современные процессоры.
6. Тенденции в развитии аналого-цифровых преобразователей.
7. Технология производства программируемых логических интегральных схем и микроконтроллеров.
8. Полевые транзисторы. Их применение в цифровой технике.
9. Полупроводниковые диоды. Разновидности и применение полупроводниковых диодов
10. Импульсные полупроводниковые устройства.
11. Пассивные элементы и биполярные транзисторы полупроводниковых интегральных микросхем.
12. Виды, устройство и применение светодиодов.
13. Преобразователи аналоговых сигналов на операционных усилителях.
14. Усилительные полупроводниковые устройства.
15. Электрические и цифровые измерительные приборы.

16. Электрофизические свойства полупроводниковых материалов.
17. Аналоговые интегральные микросхемы.
18. Арифметико-логические устройства. Сумматоры.
19. Базовые логические элементы транзисторно-транзисторной логики.
20. Логические элементы на МДП-транзисторах.
21. Импульсный режим работы биполярных и полевых транзисторов.
22. Полупроводниковые лазеры: виды и принцип работы.
23. Устройства ввода и вывода. Обзор. Перспективы развития.

Примерные вопросы к зачету.

1. Собственная электропроводность полупроводников.
2. Примесная электропроводность полупроводников.
3. Процессы переноса зарядов в полупроводниках.
4. Электронно-дырочный переход. Вольт-амперная характеристика p – n -перехода. Пробой p – n -перехода. Ёмкость p – n -перехода.
5. Контакт «металл – полупроводник». Свойства омических переходов.
6. Выпрямительные диоды. Особенности вольт-амперных характеристик выпрямительных диодов.
7. Однофазная однополупериодная схема выпрямления. Двухполупериодная схема выпрямления со средней точкой. Однофазная мостовая схема.
8. Полевой транзистор с управляющим p – n -переходом. Схемы включения полевых транзисторов.
9. Статические характеристики полевых транзисторов. Основные параметры полевых транзисторов.
10. Полевые транзисторы с изолированным затвором. Полевой транзистор с изолированным затвором со встроенным каналом.
11. Полевые транзисторы с изолированным затвором. Транзистор с индуцированным (инверсионным) каналом.
12. Биполярные транзисторы. Структура и основные режимы работы.
13. Физические процессы в биполярном транзисторе. Схемы включения транзистора.
14. Статические характеристики биполярного транзистора.
15. Классификация усилителей и их основные характеристики. Аperiodический усилитель.
16. Аналоговый, квантованный, дискретизированный и цифровой сигналы.
17. Позиционные системы счисления: двоичная, десятичная, шестнадцатеричная. Перевод чисел из одной системы в другую.
18. Основные логические функции: конъюнкция, дизъюнкция, инверсия. Таблица истинности.
19. Логический элемент И. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
20. Логический элемент НЕ. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
21. Логический элемент ИЛИ. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
22. Логический элемент И-НЕ. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
23. Логический элемент ИЛИ-НЕ. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
24. Логический элемент ИСКЛЮЧАЮЩЕЕ ИЛИ. Таблица истинности, временная диаграмма работы, математическая запись работы, условное обозначение.
25. Транзисторный ключ. Структура и принцип действия.
26. Базовый элемент ТТЛ. Структура и принцип действия.

27. Триггеры. Асинхронный RS-триггер с инверсными входами. Назначение, структура, режимы работы, временная диаграмма работы, условное обозначение.
28. Триггеры. Асинхронный RS-триггер с прямыми входами. Назначение, структура, режимы работы, временная диаграмма работы, условное обозначение.
29. Триггеры. Синхронный RS-триггер. Назначение, структура, режимы работы, временная диаграмма работы, условное обозначение.
30. Триггеры. Статический синхронный D-триггер. Назначение, структура, режимы работы, временная диаграмма работы, условное обозначение.
31. Триггеры. Динамический синхронный D-триггер. Назначение, режимы работы, временная диаграмма работы, условное обозначение.
32. Триггеры. T-триггер. Назначение, структура, временная диаграмма работы, условное обозначение.
33. Регистры. Последовательный регистр. Назначение, структура, принцип действия, условное обозначение.
34. Регистры. Параллельный регистр. Назначение, структура, принцип действия, условное обозначение.
35. Шифратор. Назначение, структура, таблица истинности, условное обозначение.
36. Дешифратор. Назначение, структура, таблица истинности, условное обозначение.
37. Мультиплексор. Назначение, структура, таблица истинности, условное обозначение.
38. Демультимплексор. Назначение, структура, таблица истинности, условное обозначение.
39. Кольцевой счетчик. Структура и принцип действия. Временная диаграмма работы.
40. Асинхронный двоичный счетчик. Структура, принцип действия, условное обозначение. Временная диаграмма работы.
41. Асинхронный вычитающий двоичный счетчик. Структура и принцип действия. Временная диаграмма работы.
42. Реверсивный двоичный счетчик. Структура и принцип действия.
43. Счетчик с произвольным коэффициентом счета. Структура, назначение и принцип действия.
44. Сложение двоичных чисел. Полусумматор. Одноразрядный сумматор. Структура, принцип действия, условное обозначение.
45. Сложение двоичных чисел. Многоразрядный сумматор. Структура, принцип действия, условное обозначение.
46. Вычитание двоичных чисел. Вычитатель. Схема, принцип действия.
47. Цифровой компаратор. Схемы, условно-графическое обозначение, принцип действия.
48. Полупроводниковые запоминающие устройства.
49. Структуры запоминающих устройств. Оперативные запоминающие устройства.
50. Полупроводниковые запоминающие устройства. Постоянные запоминающие устройства. Флэш-память.

5.4. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций.

Максимальный результат, который может быть достигнут студентом по каждому из Блоков рейтинговой оценки – 100 баллов.

Ответ обучающегося на зачете оценивается в баллах с учетом шкалы соответствия рейтинговых оценок.

Шкала оценивания курсовой работы

Критерии оценивания	Баллы
Если студент отобразил в курсовой работе 71-90% выбранной темы.	81-100

Если студент отобразил в курсовой работе 51-70% выбранной темы	61-80
Если студент отобразил в курсовой работе 31-50% выбранной темы	41-60
Если студент отобразил в курсовой работе 0-30% выбранной темы	0-40

Итоговая шкала выставления оценки по дисциплине.

Оценка по 5-балльной системе	Оценка по 100-балльной системе
отлично	81 – 100
хорошо	61 - 80
удовлетворительно	41 - 60
неудовлетворительно	0 - 40

Шкала оценивания зачета

Баллы	Критерии оценивания
15-20	Обучающийся полно излагает материал, дает правильное определение основных понятий; обнаруживает понимание материала, может обосновать свои суждения, применить знания на практике, привести необходимые примеры не только из учебника, но и самостоятельно составленные.
8-14	Систематическое посещение занятий, участие в практических занятиях, единичные пропуски по уважительной причине и их отработка, изложение материала носит преимущественно описательный характер, студент показал достаточно уверенное владение материалом, однако недостаточное умение четко, аргументировано и корректно отвечать на поставленные вопросы и отстаивать собственную точку зрения.
4-7	Обучающийся обнаруживает знание и понимание основных положений данной темы, но: - излагает материал неполно и допускает неточности в определении понятий или формулировке правил; - не умеет достаточно глубоко и доказательно обосновать свои суждения и привести свои примеры.
0-3	Обучающийся обнаруживает незнание большей части соответствующего вопроса, допускает ошибки в формулировке определений и правил, искажающие их смысл, беспорядочно и неуверенно излагает материал.

Итоговая шкала оценивания результатов освоения дисциплины

Итоговая оценка по дисциплине выставляется по приведенной ниже шкале. При выставлении итоговой оценки преподавателем учитывается работа обучающегося в течение освоения дисциплины, а также оценка по промежуточной аттестации.

Количество баллов	Оценка по традиционной шкале
81-100	Зачтено
61-80	Зачтено
41-60	Зачтено
0-40	Не зачтено

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И РЕСУРСНОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

6.1. Основная литература

1. Физическая электроника: лабораторный практикум / Емельянов В.А., сост. - М. : МГОУ, 2016. - 66с. – Текст: непосредственный.
2. Иванов, И.И. Электротехника и основы электроники: учебник для вузов / И. И. Иванов, Г. И. Соловьев, В. Я. Фролов. - 10-е изд., стереотип. - СПб. : Лань, 2019. - 736с. – Текст: непосредственный.
3. Электротехника в 2 ч. : учебное пособие для вузов / А. Н. Аблин [и др.] ; под редакцией Ю. Л. Хотунцева. — 3-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 243 с. — (Высшее образование). — ISBN 978-5-534-06206-9. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: Часть 1: <https://urait.ru/bcode/515421> (дата обращения: 23.03.2024). Часть 2 : <https://urait.ru/bcode/516239> (дата обращения: 23.03.2024).

6.2. Дополнительная литература

1. Новожилов, О. П. Электротехника и электроника : учебник для бакалавров / О. П. Новожилов. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2023. — 653 с. — (Бакалавр. Академический курс). — ISBN 978-5-9916-2941-6. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/530807> (дата обращения: 23.03.2024).
2. Лачин В.И. Электроника: учеб.пособие для вузов / В. И. Лачин, Н. С. Савелов. - 8-е изд. - Ростов-на-Дону : Феникс, 2010. - 793с. – Текст: непосредственный.
3. Кузовкин, В. А. Электротехника и электроника : учебник для вузов / В. А. Кузовкин, В. В. Филатов. — Москва : Издательство Юрайт, 2023. — 431 с. — (Высшее образование). — ISBN 978-5-534-08114-5. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/510811> (дата обращения: 23.03.2024).
4. Марченко, А. Л. Электротехника и электроника : учебник : в 2 томах. Том 2. Электроника / А.Л. Марченко, Ю.Ф. Опадчий. — Москва : ИНФРА-М, 2023. — 391 с. — (Высшее образование: Бакалавриат). — DOI 10.12737/textbook_5d2573fcd26f36.00961920. - ISBN 978-5-16-014295-1. - Текст : электронный. - URL: <https://znanium.com/catalog/product/2006854> (дата обращения: 23.03.2024). – Режим доступа: по подписке.
5. Марченко, А. Л. Электротехника и электроника : учебник : в 2 томах. Том 1. Электротехника / А. Л. Марченко, Ю. Ф. Опадчий. — Москва : ИНФРА-М, 2023. — 574 с. — (Высшее образование). - ISBN 978-5-16-009061-0. - Текст : электронный. - URL: <https://znanium.com/catalog/product/2020596> (дата обращения: 23.03.2024). – Режим доступа: по подписке.
6. Рыбков, И. С. Электротехника : учебное пособие / И.С. Рыбков. — Москва : РИОР : ИНФРА-М, 2022. — 160 с. — (Высшее образование: Бакалавриат). - ISBN 978-5-369-00144-8. - Текст : электронный. - URL: <https://znanium.com/catalog/product/1864188> (дата обращения: 23.03.2024). – Режим доступа: по подписке.
7. Евсюков А.А. Электротехника. - М.: Просвещение, 1979.
8. Немцов М.В. Электротехника. - Ростов-на-Дону.: Феникс, 2007.
9. Борисов Ю.М. Электротехника. – М.: Энергоатомиздат, 1985.
10. Иванов И.И. Электротехника. - М.: Высш. шк., 1984
11. Гершензон Е.М. Радиотехника. – М: Просвещение, 1986.
12. Ямпольский В.С. Основы автоматики и электронно-вычислительной техники. М.: Просвещение 1991.
13. Жеребцов И.П. Основы электроники. – Л.: Энергоатомиздат, 1989.

6.3. Ресурсы информационно-телекоммуникационной сети «Интернет»

1. http://mgou.ru/index.php?option=com_content&task=view&id=48&Itemid=614
2. Научная электронная библиотека <http://elibrary.ru>

7. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

1. Методические рекомендации по подготовке к практическим занятиям.
2. Методические рекомендации по организации самостоятельной работы по дисциплинам.
3. Методические рекомендации по написанию курсовой работы

8. ИНФОРМАЦИОННЫЕ ТЕХНОЛОГИИ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ

Лицензионное программное обеспечение:

Microsoft Windows

Microsoft Office

Kaspersky Endpoint Security

Информационные справочные системы:

Система ГАРАНТ

Система «КонсультантПлюс»

Профессиональные базы данных

fgosvo.ru – Портал Федеральных государственных образовательных стандартов высшего образования

pravo.gov.ru - Официальный интернет-портал правовой информации

www.edu.ru – Федеральный портал Российское образование

Свободно распространяемое программное обеспечение, в том числе отечественного производства

ОМС Плеер (для воспроизведения Электронных Учебных Модулей)

7-zip

Google Chrome

9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Материально-техническое обеспечение дисциплины включает в себя:

- учебные аудитории для проведения учебных занятий, оснащенные оборудованием и техническими средствами обучения: учебной мебелью, доской, демонстрационным оборудованием, персональными компьютерами, проектором;

- помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключением к сети «Интернет» и обеспечением доступа к электронной информационно-образовательной среде.