

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Наумова Наталия Александровна

Должность: Ректор

Дата подписания: 24.11.2025 17:07:18

Уникальный программный код:

6b5279da4e034bff679172803da5b70559c69e

МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ  
Федеральное государственное автономное образовательное учреждение высшего образования  
«ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПРОСВЕЩЕНИЯ»  
(ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПРОСВЕЩЕНИЯ)

Физико-математический факультет

Кафедра вычислительной математики и информационных технологий

Согласовано

деканом физико-математического факультета

« 16 » 03 2024 г.

/Кулешова Ю.Д./

## Рабочая программа дисциплины

Организация и функционирование вычислительных систем

**Направление подготовки**

44.04.01 Педагогическое образование

**Профиль:**

Современные информационные образовательные технологии

**Квалификация**

Магистр

**Формы обучения**

Очная, очно-заочная, заочная

Согласовано учебно-методической комиссией  
физико-математического факультета

Протокол « 16 » 03 2024 г. № 7

Председатель УМКом

/Кулешова Ю.Д./

Рекомендовано кафедрой  
вычислительной математики и  
информационных технологий

Протокол от « 13 » 03 2024 г. № 11

Зав. кафедрой Лев /Шевчук М.В./

Мытищи

2024

Авторы-составители:  
Шевчук М. В. кандидат физико-математических наук, доцент

Костякова В. Г. кандидат педагогических наук, доцент

Рабочая программа дисциплины «Организация и функционирование вычислительных систем» составлена в соответствии с требованиями Федерального государственного образовательного стандарта высшего образования по направлению подготовки 44.04.01 Педагогическое образование, утверждённого приказом МИНОБРНАУКИ России от 22.02.2018 г. № 126.

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» и является обязательной для изучения.

Год начала подготовки (по учебному плану) 2024

## **СОДЕРЖАНИЕ**

1. Планируемые результаты обучения .....	4
2. Место дисциплины в структуре образовательной программы .....	4
3. Объем и содержание дисциплины .....	5
4. Учебно-методическое обеспечение самостоятельной работы обучающихся .....	11
5. Фонд оценочных средств для проведения текущей и промежуточной аттестации по дисциплине .....	14
6. Учебно-методическое и ресурсное обеспечение дисциплины .....	25
7. Методические указания по освоению дисциплины .....	28
8. Информационные технологии для осуществления образовательного процесса по дисциплине .....	28
9. Материально-техническое обеспечение дисциплины .....	28

# **1. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ**

## **1.1. Цель и задачи дисциплины**

**Целями освоения дисциплины** являются формирование систематизированных теоретических знаний о принципах построения и технических особенностях архитектуры современных микропроцессорных систем, обеспечивающих организацию вычислительных процессов в информационных системах управленческого, производственного и научного назначения, а также практических навыков в области машинно-ориентированного программирования, ознакомление с основными современными тенденциями развития микропроцессорных технологий.

### **Задачи дисциплины:**

- формирование представлений о функциональной и структурной организации ЭВМ, о базовых функциональных возможностях современных микропроцессоров, о сферах применения вычислительных систем;
- изучение основных классов микропроцессорных вычислительных систем, структуры подсистемы ввода/вывода и основных функциональных особенностей арифметико-логического устройства;
- формирование и развитие компетенций, знаний, практических навыков и умений в области машинно-ориентированного программирования.

## **1.2. Планируемые результаты обучения**

В результате освоения данной дисциплины у обучающихся формируются следующие компетенции:

СПК-1. Способен к организации самостоятельной работы обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования.

СПК-2. Способен к преподаванию учебных курсов, дисциплин (модулей) по образовательным программам в образовательных организациях соответствующего уровня образования.

# **2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ**

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» и является обязательной для изучения.

Для освоения дисциплины «Организация и функционирование вычислительных систем» студенты используют знания, умения, навыки, полученные и сформированные в ходе изучения дисциплин: «Основы информационной безопасности и защиты информации», «Системное программное обеспечение и компьютерные сети», «Введение в веб-разработку и программирование».

Компетенции, знания, навыки и умения, полученные в ходе изучения дисциплины, должны всесторонне использоваться и развиваться студентами в процессе последующей профессиональной деятельности при использовании языков программирования, алгоритмов, библиотек и пакетов программ, продуктов системного и прикладного программного обеспечения для решения задач математического и информационного обеспечения.

Изучение дисциплины «Организация и функционирование вычислительных систем» является базой для прохождения производственной практики (преддипломной практики) и написания выпускной квалификационной работы.

# **3. ОБЪЕМ И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ**

## **3.1. Объем дисциплины**

Показатель объема дисциплины	Форма обучения		
	Очная	Очно-заочная	Заочная
Объем дисциплины в зачетных единицах	2	2	2

Объем дисциплины в часах	72	72	72
Контактная работа:	16,2	14,2	6,2
Лекции	4	4	2
Лабораторные занятия	12	10	4
Контактные часы на промежуточную аттестацию:	0,2	0,2	0,2
Зачет с оценкой	0,2	0,2	0,2
Самостоятельная работа	48	50	58
Контроль	7,8	7,8	7,8

Форма промежуточной аттестации: зачет с оценкой в 4 семестре.

### 3.2. Содержание дисциплины

Для очной формы обучения

Наименование разделов (тем) дисциплины с кратким содержанием	Количество часов	
	Лекции	Лабораторные занятия
<b>Тема 1. Функциональная и структурная организация вычислительных систем</b> Технико-эксплуатационные характеристики ЭВМ. Быстродействие ЭВМ. Пиковая производительность. Номинальная производительность. Системная производительность. Емкость памяти. Функциональная организация ЭВМ. Структурной организацией ЭВМ. Обобщенная структура ЭВМ и пути ее развития. Обрабатывающая подсистема. Подсистема памяти. Подсистема ввода-вывода. Подсистема управления и обслуживания.	1	
<b>Тема 2. Архитектуры вычислительных систем</b> Общий принцип классификации ЭВМ и систем по типам архитектуры. SISD-компьютеры. Компьютеры с CISC архитектурой. Компьютеры с RISC архитектурой. Компьютеры с суперскалярной обработкой. Аппаратная реализация суперскалярной обработки. VLIW-архитектуры суперскалярной обработки. SIMD-компьютеры. Матричная архитектура. Векторно-конвейерная архитектура. MMX технология. MISD компьютеры. MIMD компьютеры. Многопроцессорные вычислительные системы. Многопроцессорные вычислительные системы с общей шиной. Многопроцессорные вычислительные системы с многовходовыми модулями. Многомашинные вычислительные системы. Многомашинные комплексы. MMP архитектура.	1	
<b>Тема 3. Структура и форматы команд вычислительных систем</b> Обработка информации в ЭВМ. Форматы команд ЭВМ. Структура команды. Формат команды. Способы адресации. Ассоциативный поиск операнда. Адресный поиск предполагает. Адресный код. Исполнительный адрес. Классификация способов адресации по наличию адресной информации в команде. Классификация способов адресации по кратности обращения в	1	4

память. Непосредственная адресация операнда. Прямая адресация операндов. Косвенная адресация операндов. Классификация по способу формирования исполнительных адресов ячеек памяти. Абсолютные способы формирования. Относительные способы формирования. Конкатенация кодов. Относительная адресация. Базирование способом суммирования. Базирование способом совмещения составляющих. Индексная адресация. Комбинированная индексация с базированием. Стековая адресация.		
<b>Тема 4. Организация процессоров</b> Центральный процессор. Логическая структура центрального процессора. Средства обработки. Локальная память. Средства управления памятью. Средства управления вводом/выводом. Системные средства. Структурная схема процессора. Центральное устройство управления. Дешифратор команд. Блок управления. Блок прерывания. Арифметико-логическое устройство. Сверхоперативное запоминающее устройство. Устройство предвыборки команд и данных. Блок предвыборки команд. Внутренняя кэш-память. Устройство управления памятью. Интерфейс магистрали. Устройство выполнения переходов. Характеристики процессора. Степень интеграции процессора. Внутренняя разрядность данных. Внешняя разрядность данных. Тактовая частота. Ширина ША. Ширина ШД. Регистровые структуры центрального процессора. Основные функциональные регистры. Регистры процессора. Системные регистры. Регистры отладки и тестирования. Назначение и классификация ЦУУ. Устройства управления ЦП. ЦУУ с жесткой логикой. ЦУУ с микропрограммной логикой. Процедура выполнения команд.	1	
<b>Тема 5. Программирование на Ассемблере</b> Структура и виды команд. Операционная часть команды. Адресная часть команды. Типовая структура трехадресной команды. Типовая структура двухадресной команды. Типовая структура одноадресной команды. Безадресная команда. Состав машинных команд. Сегментная организация программы. Директивы Ассемблера. Непосредственные операнды. Адресация operandов команд. Операции работы с битами. Логические операции. Операции сдвига и циклического сдвига. Операции передачи управления. Операции безусловной передачи управления. Операция безусловного перехода. Работа с процедурами. Операции условной передачи управления. Операции управления циклом. Команды обработки строк. Прерывания. Типы прерываний. Программно-аппаратное управление обработкой прерываний. Программные прерывания.	8	
Итого	4	12

Для очно-заочной формы обучения

Количество часов

<b>Наименование разделов (тем) дисциплины с кратким содержанием</b>	Лекции	Лабораторные занятия
<b>Тема 1. Функциональная и структурная организация вычислительных систем</b> Технико-эксплуатационные характеристики ЭВМ. Быстродействие ЭВМ. Пиковая производительность. Номинальная производительность. Системная производительность. Емкость памяти. Функциональная организация ЭВМ. Структурной организацией ЭВМ. Обобщенная структура ЭВМ и пути ее развития. Обрабатывающая подсистема. Подсистема памяти. Подсистема ввода-вывода. Подсистема управления и обслуживания.	1	
<b>Тема 2. Архитектуры вычислительных систем</b> Общий принцип классификации ЭВМ и систем по типам архитектуры. SISD-компьютеры. Компьютеры с CISC архитектурой. Компьютеры с RISC архитектурой. Компьютеры с суперскалярной обработкой. Аппаратная реализация суперскалярной обработки. VLIW-архитектуры суперскалярной обработки. SIMD-компьютеры. Матричная архитектура. Векторно-конвейерная архитектура. MMX технология. MISD компьютеры. MIMD компьютеры. Многопроцессорные вычислительные системы. Многопроцессорные вычислительные системы с общей шиной. Многопроцессорные вычислительные системы с многовходовыми модулями. Многомашинные вычислительные системы. Многомашинные комплексы. MMP архитектура.	1	
<b>Тема 3. Структура и форматы команд вычислительных систем</b> Обработка информации в ЭВМ. Форматы команд ЭВМ. Структура команды. Формат команды. Способы адресации. Ассоциативный поиск операнда. Адресный поиск предполагает. Адресный код. Исполнительный адрес. Классификация способов адресации по наличию адресной информации в команде. Классификация способов адресации по кратности обращения в память. Непосредственная адресация операнда. Прямая адресация операндов. Косвенная адресация операндов. Классификация по способу формирования исполнительных адресов ячеек памяти. Абсолютные способы формирования. Относительные способы формирования. Конкатенация кодов. Относительная адресация. Базирование способом суммирования. Базирование способом совмещения составляющих. Индексная адресация. Комбинированная индексация с базированием. Стековая адресация.	1	4
<b>Тема 4. Организация процессоров</b> Центральный процессор. Логическая структура центрального процессора. Средства обработки. Локальная память. Средства управления памятью. Средства управления вводом/выводом. Системные средства. Структурная схема процессора. Центральное устройство управления. Дешифратор команд. Блок управления. Блок прерывания. Арифметико-логическое устройство. Сверхоперативное запоминающее устройство. Устройство предвыборки команд и данных. Блок предвыборки команд. Внутренняя кэш-память.	1	

Устройство управления памятью. Интерфейс магистрали. Устройство выполнения переходов. Характеристики процессора. Степень интеграции процессора. Внутренняя разрядность данных. Внешняя разрядность данных. Тактовая частота. Ширина ША. Ширина ШД. Регистровые структуры центрального процессора. Основные функциональные регистры. Регистры процессора. Системные регистры. Регистры отладки и тестирования. Назначение и классификация ЦУУ. Устройства управления ЦП. ЦУУ с жесткой логикой. ЦУУ с микропрограммной логикой. Процедура выполнения команд.		
<b>Тема 5. Программирование на Ассемблере</b> Структура и виды команд. Операционная часть команды. Адресная часть команды. Типовая структура трехадресной команды. Типовая структура двухадресной команды. Типовая структура одноадресной команды. Безадресная команда. Состав машинных команд. Сегментная организация программы. Директивы Ассемблера. Непосредственные операнды. Адресация операндов команд. Операции работы с битами. Логические операции. Операции сдвига и циклического сдвига. Операции передачи управления. Операции безусловной передачи управления. Операция безусловного перехода. Работа с процедурами. Операции условной передачи управления. Операции управления циклом. Команды обработки строк. Прерывания. Типы прерываний. Программно-аппаратное управление обработкой прерываний. Программные прерывания.	6	
Итого	4	10

Для заочной формы обучения

Наименование разделов (тем) дисциплины с кратким содержанием	Количество часов	
	Лекции	Лабораторные занятия
<b>Тема 1. Функциональная и структурная организация вычислительных систем</b> Технико-эксплуатационные характеристики ЭВМ. Быстродействие ЭВМ. Пиковая производительность. Номинальная производительность. Системная производительность. Емкость памяти. Функциональная организация ЭВМ. Структурной организацией ЭВМ. Обобщенная структура ЭВМ и пути ее развития. Обрабатывающая подсистема. Подсистема памяти. Подсистема ввода-вывода. Подсистема управления и обслуживания.	0,5	
<b>Тема 2. Архитектуры вычислительных систем</b> Общий принцип классификации ЭВМ и систем по типам архитектуры. SISD-компьютеры. Компьютеры с CISC архитектурой. Компьютеры с RISC архитектурой. Компьютеры с суперскалярной обработкой. Аппаратная реализация суперскалярной обработки. VLIW-архитектуры суперскалярной обработки. SIMD-компьютеры. Матричная архитектура. Векторно-	0,5	

конвейерная архитектура. MMX технология. MISD компьютеры. MIMD компьютеры. Многопроцессорные вычислительные системы. Многопроцессорные вычислительные системы с общей шиной. Многопроцессорные вычислительные системы с многовходовыми модулями. Многомашинные вычислительные системы. Многомашинные комплексы. MMP архитектура.		
<b>Тема 3. Структура и форматы команд вычислительных систем</b> Обработка информации в ЭВМ. Форматы команд ЭВМ. Структура команды. Формат команды. Способы адресации. Ассоциативный поиск операнда. Адресный поиск предполагает. Адресный код. Исполнительный адрес. Классификация способов адресации по наличию адресной информации в команде. Классификация способов адресации по кратности обращения в память. Непосредственная адресация операнда. Прямая адресация операндов. Косвенная адресация операндов. Классификация по способу формирования исполнительных адресов ячеек памяти. Абсолютные способы формирования. Относительные способы формирования. Конкатенация кодов. Относительная адресация. Базирование способом суммирования. Базирование способом совмещения составляющих. Индексная адресация. Комбинированная индексация с базированием. Стековая адресация.	0,5	2
<b>Тема 4. Организация процессоров</b> Центральный процессор. Логическая структура центрального процессора. Средства обработки. Локальная память. Средства управления памятью. Средства управления вводом/выводом. Системные средства. Структурная схема процессора. Центральное устройство управления. Дешифратор команд. Блок управления. Блок прерывания. Арифметико-логическое устройство. Сверхоперативное запоминающее устройство. Устройство предвыборки команд и данных. Блок предвыборки команд. Внутренняя кэш-память. Устройство управления памятью. Интерфейс магистрали. Устройство выполнения переходов. Характеристики процессора. Степень интеграции процессора. Внутренняя разрядность данных. Внешняя разрядность данных. Тактовая частота. Ширина ША. Ширина ШД. Регистровые структуры центрального процессора. Основные функциональные регистры. Регистры процессора. Системные регистры. Регистры отладки и тестирования. Назначение и классификация ЦУУ. Устройства управления ЦП. ЦУУ с жесткой логикой. ЦУУ с микропрограммной логикой. Процедура выполнения команд.	0,5	
<b>Тема 5. Программирование на Ассемблере</b> Структура и виды команд. Операционная часть команды. Адресная часть команды. Типовая структура трехадресной команды. Типовая структура двухадресной команды. Типовая структура одноадресной команды. Безадресная команда. Состав машинных команд. Сегментная организация программы. Директивы Ассемблера. Непосредственные операнды. Адресация операндов команд. Операции работы с битами. Логические операции. Операции сдвига и циклического сдвига. Операции передачи управления. Операции безусловной передачи управления. Операция безусловного перехода. Работа с процедурами. Операции условной передачи управления. Операции управления циклом. Команды обработки строк. Прерывания. Типы прерываний. Программно-аппаратное управление обработкой прерываний. Программные прерывания.	2	
Итого	2	4

#### 4. Учебно-методическое обеспечение самостоятельной работы обучающихся

**Для очной формы обучения**

Темы для самостоятельного изучения	Изучаемые вопросы	Кол-во часов	Формы самостоят. работы	Методическое обеспечение	Формы отчетности
Сравнительный анализ вычислительных систем с несколькими процессорами	Анализ технико-эксплуатационных характеристик современных вычислительных систем с несколькими процессорами	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Углубленное изучение операционных систем компьютеров с несколькими процессорами	Основные функциональные возможности операционных систем для многопроцессорных вычислительных комплексов	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Подготовка материалов на основе Интернет -ресурсов для сравнительного анализа тенденций развития многомашинных комплексов	Сравнительный анализ и перспективы развития современных многомашинных комплексов	10	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Создание визуальных носителей информации с использованием современных ресурсов ИКТ по теме «Нейронные сети»	Мультимедиа презентации, видеоролики, анимации, моделирующие физические процессы нейронных сетей, работа с веб-ресурсами.	8	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Функциональная и структурная организация вычислительных систем	Основные понятия.	6	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Итого		48			

**Для очно-заочной формы обучения**

Темы для	Изучаемые вопросы	Кол-	Формы	Методическое	Формы
----------	-------------------	------	-------	--------------	-------

самостоятельного изучения		во часов	самостоит. работы	обеспечение	отчетности
Сравнительный анализ вычислительных систем с несколькими процессорами	Анализ технико-эксплуатационных характеристик современных вычислительных систем с несколькими процессорами	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Углубленное изучение операционных систем компьютеров с несколькими процессорами	Основные функциональные возможности операционных систем для многопроцессорных вычислительных комплексов	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Подготовка материалов на основе Интернет -ресурсов для сравнительного анализа тенденций развития многомашинных комплексов	Сравнительный анализ и перспективы развития современных многомашинных комплексов	10	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Создание визуальных носителей информации с использованием современных ресурсов ИКТ по теме «Нейронные сети»	Мультимедиа презентации, видеоролики, анимации, моделирующие физические процессы нейронных сетей, работа с веб-ресурсами.	8	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Функциональная и структурная организация вычислительных систем	Основные понятия.	8	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Итого		50			

Для заочной формы обучения

Темы для самостоятельного изучения	Изучаемые вопросы	Кол-во часов	Формы самостоят. работы	Методическое обеспечение	Формы отчетности

Сравнительный анализ вычислительных систем с несколькими процессорами	Анализ технико-эксплуатационных характеристик современных вычислительных систем с несколькими процессорами	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Углубленное изучение операционных систем компьютеров с несколькими процессорами	Основные функциональные возможности операционных систем для многопроцессорных вычислительных комплексов	14	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Подготовка материалов на основе Интернет -ресурсов для сравнительного анализа тенденций развития многомашинных комплексов	Сравнительный анализ и перспективы развития современных многомашинных комплексов	12	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Создание визуальных носителей информации с использованием современных ресурсов ИКТ по теме «Нейронные сети»	Мультимедиа презентации, видеоролики, анимации, моделирующие физические процессы нейронных сетей, работа с веб-ресурсами.	10	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Функциональная и структурная организация вычислительных систем	Основные понятия.	10	Изучение литературы	Монографии, диссертации, учебники, книги, журналы, сеть Интернет	Конспект
Итого		58			

## 5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕДЕНИЯ ТЕКУЩЕЙ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ДИСЦИПЛИНЕ

### 5.1. Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы

Код и наименование компетенции	Этапы формирования
--------------------------------	--------------------

Код и наименование компетенции	Этапы формирования
СПК-1. Способен к организации самостоятельной работы обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования.	1. Работа на учебных занятиях. 2. Самостоятельная работа.
СПК-2. Способен к преподаванию учебных курсов, дисциплин (модулей) по образовательным программам в образовательных организациях соответствующего уровня образования.	1. Работа на учебных занятиях. 2. Самостоятельная работа.

## 5.2. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

Оцениваемые компетенции	Уровень сформированности	Этап формирования	Описание показателей	Критерии оценивания	Шкала оценивания
СПК-1	Пороговый	1. Работа на учебных занятиях 2. Самостоятельная работа	<b>Знать:</b> - способы и методы организации самостоятельной работы обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования обучающихся  <b>Уметь:</b> - организовывать самостоятельную работу обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования обучающихся	Тестирование, конспект	Шкала оценивания тестируемая Шкала оценивания конспекта
	Продвинутый	1. Работа на учебных занятиях 2. Самостоятельная работа	<b>Знать:</b> - способы и методы организации самостоятельной работы	Тестирование, конспект, лабораторные работы	Шкала оценивания тестируемая Шкала

Оцениваемые компетенции	Уровень сформированности	Этап формирования	Описание показателей	Критерии оценивания	Шкала оценивания
			<p>обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования обучающихся</p> <p><i>Уметь:</i>            - организовывать самостоятельную работу обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования обучающихся</p> <p><i>Владеть:</i>            - способностью организовывать самостоятельную работу обучающихся по образовательным программам в образовательных организациях соответствующего уровня образования обучающихся</p>		оценивания конспекта Шкала оценивания лабораторной работы
СПК-2	Пороговый	1. Работа на учебных занятиях 2. Самостоятельная работа	<p><i>Знать:</i>            - современные методики и технологии обучения, средства обеспечения учебного процесса</p> <p><i>Уметь:</i>            - подбирать средства обучения, подходящие технологии и</p>	Тестирование, конспект	Шкала оценивания тестированния Шкала оценивания конспекта

Оцениваемые компетенции	Уровень сформированности	Этап формирования	Описание показателей	Критерии оценивания	Шкала оценивания
			методики для преподавания учебных курсов, дисциплин (модулей) по образовательным программам в образовательных организациях		
Продвинутый	1. Работа на учебных занятиях 2. Самостоятельная работа		<p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>- современные методики и технологии обучения, средства обеспечения учебного процесса</li> </ul> <p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>- подбирать средства обучения, подходящие технологии и методики для преподавания учебных курсов, дисциплин (модулей) по образовательным программам в образовательных организациях</li> </ul> <p><b>Владеть:</b></p> <ul style="list-style-type: none"> <li>- навыками преподавания учебных курсов, дисциплин (модулей) по образовательным программам в образовательных организациях</li> </ul>	Тестирование, конспект, лабораторные работы	<p>Шкала оценивания тестированная</p> <p>Шкала оценивания конспекта</p> <p>Шкала оценивания лабораторной работы</p>

#### Шкала оценивания лабораторных работ

Критерий оценивания	Баллы
---------------------	-------

Задание выполнено полностью, оформлено по образцу, соответствует предъявляемым требованиям (к каждому заданию предъявляются свои требования, прописанные перед каждым заданием в электронном курсе)	5
Задание выполнено полностью, но есть неточности в оформлении материала или совсем не соответствует требованиям, предъявляемым к оформлению	3
Задание выполнено не полностью или есть неточности в выполнении, есть неточности в оформлении материала или совсем не соответствует требованиям, предъявляемым к оформлению	1
Максимальное количество баллов	5

### **Шкала оценивания конспекта**

Критерии оценивания	Баллы
Текст конспекта логически выстроен и точно изложен, ясен весь ход рассуждения	1
Даны ответы на все поставленные вопросы, изложены научным языком, с применением терминологии	1
Ответ на каждый вопрос заканчивается выводом, сокращения слов в тексте отсутствуют (или использованы общепринятые)	1
Оформление соответствует образцу. Представлены необходимые таблицы и схемы	1
Максимальное количество баллов	4

### **Шкала оценивания тестирования**

Критерии оценивания	Баллы за один правильный ответ
На вопрос дан правильный ответ	2
На вопрос дан неправильный ответ	0
Максимальное количество баллов за тест (15 вопросов)	30

**5.3. Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы**

#### **Примерные варианты тестовых заданий**

1. Отметьте все правильные ответы.

Операционные устройства (АЛУ) выполняют арифметические и логические операции над поступающими двоичными кодами (команд и данных), причем любой процессор в состоянии выполнить ... набор команд, входящий в систему команд ЭВМ.

- а) полный;
- б) ограниченный;
- в) графический;
- г) мультимедийный.

2. Выберите правильный ответ.

... архитектура базируется на многофункциональном параллелизме и позволяет увеличить производительность компьютера пропорционально числу одновременно выполняемых операций.

- а) CISC;
- б) матричная;
- в) суперскалярная;

г) RISC.

3. Отметьте все правильные ответы.

... содержит величину, которая определяет адрес фрагмента данных.

- а) ячейка;
- б) дескриптор;
- в) формула;
- г) указатель.

4. Выберите правильный ответ.

Подсистема памяти современных компьютеров имеет иерархическую структуру, состоящую из нескольких уровней: ... .

- а) сверхоперативный, оперативный, внешний;
- б) сверхоперативный, оперативный, внутренний;
- в) неоперативный, оперативный, внутренний;
- г) неоперативный, оперативный, внешний.

5. Выберите правильный ответ.

... способы формирования АИ предполагают, что двоичный код адреса ячейки памяти образуется из нескольких составляющих: Б - код базы, И - код индекса, С - код смещения, используемых в сочетаниях (Б и С), (И и С), (Б, И и С).

- а) матричные;
- б) абсолютные;
- в) относительные;
- г) линейные.

**Примерная лабораторная работа**  
**ЛАБОРАТОРНАЯ РАБОТА. ОРГАНИЗАЦИЯ ВЫВОДА НА ЭКРАН ЦЕЛЫХ ЧИСЕЛ**  
**С ИСПОЛЬЗОВАНИЕМ ПРОЦЕДУРЫ**

**ЦЕЛЬ РАБОТЫ**

Познакомиться с основами организации вывода информации на дисплей. Изучить основные функции сервисного прерывания MS DOS 21h. Научиться выводить целые числа на дисплей с использованием процедуры.

**ЗАДАНИЕ**

1. написать программу LAB1.asm на языке Ассемблера, реализующую процедуру вывода целых чисел ( $Z=\pm X \pm Y$  - взять согласно варианту из таблицы «Варианты заданий») на экран дисплея; номер варианта соответствует порядковому номеру в списке группы;
2. произвести трансляцию и компоновку программы;
3. запустить программу на выполнение;
4. изменить текст программы, используя другие значения чисел X и Y (всего 4 значения:  $Z=\pm X \pm Y$ , т.е.  $Z=X+Y$ ,  $Z=X-Y$ ,  $Z=-X+Y$ ,  $Z=-X-Y$ );
5. отладить и проследить пошаговое выполнение программы с помощью отладчика DEBUG или TURBO DEBUGER;
6. результат представить в виде таблицы (только для одного числа):

Выполняемая команда	Значения регистров				Значения флагов							
	ax	bx	cx	dx								

7. по завершении работы перенести все созданные файлы (LAB1.asm, LAB1.exe, LAB1.lst, LAB1.map, LAB1.obj) из каталога C:\TASM в каталог D:\I41\IVANOV\LAB1;
8. создать отчет (см. «Форма отчета»);
9. Устно ответить на контрольные вопросы;
10. по завершении работы необходимо предоставить преподавателю отчет, показать созданные файлы (LAB1.asm, LAB1.exe, LAB1.lst, LAB1.map, LAB1.obj), запустить программу в режиме отладки и ответить на предложенные вопросы.

## КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Типы прерываний. Уровни приоритета прерываний.
2. Какие дисциплины обслуживания позволяет реализовать программное управление?
3. Программно-аппаратное управление обработкой прерываний. Обработка прерывания операционной системой.
4. Механизм обработки прерываний независимый от архитектуры вычислительной системы.
5. Программные прерывания.
6. Основные функции сервисного прерывания MS DOS 21h.

## ПРИМЕР ВЫПОЛНЕНИЯ РАБОТЫ

Пусть после перевода в десятичную систему счисления и в результате сложения чисел X и Y получилось число Z = -2235 в десятичной системе счисления. Написать программу, реализующую процедуру вывода этого целого числа на экран дисплея.

Сначала напишем программу, выводящую на экран целое число -2235.

Программа вывода целых чисел на экран дисплея состоит из двух этапов:

- преобразование внутреннего представления числа в строку символов (код ASCII);
- вывод полученной строки символов.

Если посмотреть на символьное представление цифр ‘0’,...,’9’ в коде ASCII, то можно заметить, что они в шестнадцатеричном виде имеют коды 30h, ... , 39h. На этом и построен алгоритм преобразования. Остановимся на организации вывода целых чисел. Вывод вещественных чисел на порядок сложнее, как и само его внутреннее представление, хотя идеи преобразования одни и те же.

Алгоритм преобразования целых (16-разрядных) чисел со знаком сводится к последовательному делению числа (в его внутреннем, машинном представлении) на константу 10 (поскольку нас интересует десятичное представление числа). В процессе целочисленного деления получаются остатки, которые преобразуются в символьный вид и заносятся в буфер вывода.

1. Исходное целое число [-32768, ..., 32767] поместить в регистр AX.
2. Очистить буфер вывода (например, занести символ пробела) для последующего размещения в нем строкового представления числа: ЦЦЦЦ или - ЦЦЦЦ (где Ц - цифра {0, ..., 9}). Таким образом, минимально возможная длина буфера составляет 6 символов.
3. Все последующие арифметические операции (пп. 5-8) производятся с положительным числом. Поэтому нужно проверить знак числа.
4. Если число отрицательное, то сделать его положительным.
5. Выполнить целочисленное БЕЗНАКОВОЕ деление числа на 10.
6. ОСТАТОК от целочисленного деления перевести в символьное представление. Для этого достаточно остаток сложить с символом '0' (30h - ASCII-код '0').
7. Занести символьное представление остатка в буфер вывода (остатки будут заноситься в буфер, начиная с конца буфера).
8. Проверить частное. Если оно НЕ равно НУЛЮ, перейти на п. 5.
9. Если исходное число было отрицательным, то занести в буфер вывода символ.
10. Конец работы алгоритма.

Поясним этот алгоритм (пп. 3-9) на примере и сделаем фрагмент **подпрограммы**

## **TO\_ASCII** на Ассемблере:

Пусть нужно преобразовать в строку число  $<AX> = -2235$ .

3. Проверяем знак числа 2235:

**OR AX, AX**

4. Оно отрицательное, делаем его положительным:

**NEG AX**

5. Делим наше ПОЛОЖИТЕЛЬНОЕ число (2235) на 10 (константа 10 пусть хранится в регистре SI):

**TO\_DIV:** ; начало цикла последовательного  
; деления ПОЛОЖИТЕЛЬНОГО числа.

**XOR DX, DX**

**DIV SI**

Получаем: частное  $<AX> = 223$ , остаток  $<DX> = 5$

6. Переводим остаток от целочисленного деления (5) в символьное представление:

**ADD DX, '0'**

Получаем  $<DX> = 35h$

7. Заносим символьное представление остатка ('5') в буфер вывода (см. рис. 3):

**DEC BX**

**MOV Byte PTR [BX], DL**

8. Проверяем частное на равенство его НУЛЮ:

**OR AX, AX**

**JNZ TO\_DIV**

Наше частное  $<AX> = 223$  не равно нулю, поэтому переходим опять на п.5 и опять повторяем все пункты. В результате получаем следующее: частное  $<AX> = 22$ , остаток  $<DX> = 3$ . Преобразуем остаток в символ, получим  $<DX> = 33h$  и опять заносим его ('3') в буфер вывода (см. рис. 3).

Теперь наше новое частное  $<AX> = 22$  тоже не равно нулю, поэтому переходим опять на п.5 и повторяем все пункты. В результате получаем следующее: частное  $<AX> = 2$ , остаток  $<DX> = 2$ . Преобразуем остаток в символ, получим  $<DX> = 32h$  и опять заносим его ('2') в буфер вывода (см. рис. 14.3).

Наше новое частное  $<AX> = 2$  тоже не равно нулю, поэтому переходим опять на п.5 и повторяем все пункты. В результате получаем следующее: частное  $<AX> = 0$ , остаток  $<DX> = 2$ . Преобразуем остаток в символ, получим  $<DX> = 32h$  и опять заносим его ('2') в буфер вывода (см. рис. 14.3).

Теперь мы получили частное  $<AX> = 0$ , поэтому процесс последовательного деления на 10 прекращаем.

9. Поскольку наше исходное число было отрицательным, то в буфер вывода нужно занести еще знак минус:

**DEC BX**

**MOV Byte PTR [BX], '-'**

10. На этом алгоритм заканчивается.

Символьное представление	“	_	'2'	'2'	'3'	'5'	'\$'
Нех-код	20	2D	32	32	33	35	24

Рис. 3. Внутреннее представление буфера вывода числа -2235

## **ТЕКСТ ПРОГРАММЫ**

В любом текстовом редакторе наберем текст программы LAB1.asm, реализующую процедуру вывода на экран целого числа X+Y. Если мы набираем эту программу в Microsoft

Word, то ее нужно сохранять как текст, а не как документ.

Трансляция программы происходит по следующей команде:

C:\TASM\tasm /L /ZI LAB1.asm

На диске появляется файл LAB1.obj. Объектный файл имеет весьма сложную структуру. В частности, там хранятся машинные коды команд. Компоновка происходит по команде:

C:\TASM\tlink /V LAB1.obj

На диске появляется файл LAB1.exe, который можно запустить на выполнение. Одновременно создается карта загрузки LAB1.map.

Транслятор tasm и компоновщик tlink имеют ключи, которые задают режимы создания объектного и исполнительного файлов.

Для того, чтобы включить в загрузочный файл отладочную информацию, а затем запустить программу на выполнение, нужно ввести следующие команды:

C:\TASM\tasm /L /ZI LAB1

C:\TASM\tlink /V LAB1

C:\TASM\LAB1

### **Результат (выводится на экран):**

Z=-2235

Предсказать результат и проверить, совпадает ли он с полученным. Попробовать другие варианты данных. Данные изменять непосредственно в отладчике, используя окна Watch или Dump:

C:\TASM\td LAB1

**Вывод:** пользуясь сервисным прерыванием MSDOS 21h и функцией вывода информации на экран дисплея 9h (вывод изображения строки символов с проверкой на Ctrl-Break) можно организовать вывод целых чисел на экран дисплея в символьном виде в коде ASCII.

## **ВАРИАНТЫ ЗАДАНИЙ**

№ варианта	Выражение	№ варианта	Выражение
1	X = ± 2235 <sub>7</sub> , Y = ± 47 <sub>13</sub>	16	X = ± 6513 <sub>7</sub> , Y = ± 91 <sub>13</sub>
2	X = ± 5312 <sub>6</sub> , Y = ± 35 <sub>12</sub>	17	X = ± 3541 <sub>6</sub> , Y = ± 59 <sub>12</sub>
3	X = ± 4134 <sub>5</sub> , Y = ± 31 <sub>11</sub>	18	X = ± 2344 <sub>5</sub> , Y = ± 24 <sub>11</sub>
4	X = ± 2112 <sub>3</sub> , Y = ± 43 <sub>15</sub>	19	X = ± 1122 <sub>3</sub> , Y = ± 36 <sub>15</sub>
5	X = ± 3415 <sub>9</sub> , Y = ± 54 <sub>14</sub>	20	X = ± 5828 <sub>9</sub> , Y = ± 27 <sub>14</sub>
6	X = ± 4536 <sub>7</sub> , Y = ± 91 <sub>13</sub>	21	X = ± 6431 <sub>7</sub> , Y = ± 44 <sub>13</sub>
7	X = ± 5423 <sub>6</sub> , Y = ± 88 <sub>12</sub>	22	X = ± 1451 <sub>6</sub> , Y = ± 61 <sub>12</sub>
8	X = ± 1342 <sub>5</sub> , Y = ± 83 <sub>11</sub>	23	X = ± 4213 <sub>5</sub> , Y = ± 63 <sub>11</sub>
9	X = ± 1202 <sub>3</sub> , Y = ± 51 <sub>15</sub>	24	X = ± 2012 <sub>3</sub> , Y = ± 65 <sub>15</sub>
10	X = ± 5036 <sub>9</sub> , Y = ± 59 <sub>14</sub>	25	X = ± 5612 <sub>9</sub> , Y = ± 58 <sub>14</sub>
11	X = ± 6265 <sub>7</sub> , Y = ± 65 <sub>13</sub>	26	X = ± 4560 <sub>7</sub> , Y = ± 92 <sub>13</sub>
12	X = ± 5235 <sub>6</sub> , Y = ± 38 <sub>12</sub>	27	X = ± 2153 <sub>6</sub> , Y = ± 34 <sub>12</sub>
13	X = ± 4231 <sub>5</sub> , Y = ± 48 <sub>11</sub>	28	X = ± 3402 <sub>5</sub> , Y = ± 84 <sub>11</sub>
14	X = ± 2121 <sub>3</sub> , Y = ± 45 <sub>15</sub>	29	X = ± 2201 <sub>3</sub> , Y = ± 72 <sub>15</sub>

15	$X = \pm 5178_9, Y = \pm 25_{14}$	30	$X = \pm 3854_9, Y = \pm 93_{14}$
----	-----------------------------------	----	-----------------------------------

### **Примерные вопросы к зачету с оценкой**

1. Принцип программного управления.
2. Принцип параллельной организации вычислений.
3. Регистры общего назначения.
4. Регистры-указатели.
5. Сегментные регистры.
6. Регистр флагов.
7. Организация оперативной памяти.
8. Структура программы на Ассемблере.
9. Сегментная организация программы.
10. Директивы Ассемблера. Отличия между командами и директивами.
11. Директивы определения данных.
12. Числовые форматы.
13. Кодирование и обработка в компьютере целых чисел без знака.
14. Кодирование и обработка в компьютере целых чисел со знаком.
15. Директива указания типа.
16. Директивы упрощенного описания сегментов.
17. Комментарии в программе.
18. Непосредственные операнды.
19. Адресация операндов команд.
20. Команда пересылки MOV.
21. Команды работы со стеком - PUSH, POP.
22. Команда загрузки адреса LEA.
23. Команды пересылки флагов.
24. Операции сложения / вычитания.
25. Операция сложения ADD.
26. Операция сложения с переносом ADC.
27. Операция увеличения на единицу INC.
28. Операции вычитания SUB, SBB, DEC.
29. Операция изменения знака NEG.
30. Операция сравнения CMP.
31. Операции умножения / деления.
32. Операции умножения MUL и IMUL.
33. Операции деления DIV и IDIV.
34. Операции работы с битами.
35. Логические операции.
36. Операции сдвига и циклического сдвига.
37. Операция безусловного перехода.
38. Работа с процедурами.
39. Операции условной передачи управления.
40. Операции управления циклом.

#### **5.4. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций**

##### **Требования к зачету с оценкой**

На зачет с оценкой выносится материал, излагаемый в лекционном курсе и рассматриваемый на лабораторных занятиях. Для получения зачета с оценкой необходимо правильно ответить на несколько поставленных вопросов. В затруднительных ситуациях (в

отдельных случаях) допускается на зачете с оценкой воспользоваться тетрадью с записью материалов лекций в присутствии преподавателя. При этом преподаватель может убедиться, в какой степени студент ориентируется в «своих» материалах, и по ряду дополнительных вопросов (по тетради).

#### **Шкала оценивания зачета с оценкой**

<b>Критерии оценивания</b>	<b>Баллы</b>
Ставится, если студент обнаруживает всестороннее, систематическое и глубокое знание программного материала по дисциплине; обстоятельно анализирует структурную взаимосвязь рассматриваемых тем и разделов дисциплины; усвоил основную и знаком с дополнительной литературой, рекомендованной программой, а также усвоил взаимосвязь основных понятий дисциплины в их значении для приобретаемой профессии; проявил творческие способности в понимании, изложении и использовании учебного материала.	26-30
Ставится, если студент, обнаруживает полное знание программного материала, успешно выполняет предусмотренные в программе задания; усвоил основную литературу, рекомендованную в программе; показал систематический характер знаний по дисциплине и способен к их самостоятельному пополнению и обновлению в ходе дальнейшей образовательной деятельности.	21-25
Ставится, если студент обнаруживает знание основного программного материала в объеме, необходимом для дальнейшего обучения и профессиональной деятельности; справляется с выполнением заданий, предусмотренных программой; знаком с основной литературой, рекомендованной программой; допускает погрешности непринципиального характера в ответе на экзамене.	15-20
Ставится в том случае, если студент обнаруживает пробелы в знаниях основного программного материала, допускает принципиальные ошибки в выполнении предусмотренных программой заданий.	0-14

#### **Итоговая шкала оценивания результатов освоения дисциплины**

Итоговая оценка по дисциплине формируется из суммы баллов по результатам текущего контроля и промежуточной аттестации и выставляется в соответствии с приведенной ниже таблицей.

Оценка по 100-балльной системе	Оценка по традиционной системе
81 – 100	отлично
61 - 80	хорошо
41 - 60	удовлетворительно
0 - 40	неудовлетворительно

## **6. УЧЕБНО-МЕТОДИЧЕСКОЕ И РЕСУРСНОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ**

### **6.1. Основная литература**

1. Секаев, В. Г. Основы программирования на Ассемблере : учеб. пособие / Секаев В. Г. - Новосибирск : Изд-во НГТУ, 2010. - 100 с. - ISBN 978-5-7782-1473-6. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL : <https://www.studentlibrary.ru/book/ISBN9785778214736.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.

2. Куляс, О. Л. Курс программирования на ASSEMBLER : учебное пособие / О. Л. Куляс, К. А. Никитин. - Москва : СОЛОН-ПРЕСС, 2021. - 220 с. - ISBN 978-5-91359-245-3. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL :

<https://www.studentlibrary.ru/book/ISBN9785913592453.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.

## 6.2. Дополнительная литература

1. Информатика: учебник для вузов / под. ред. Н.В. Макаровой. – 3-е изд. - М.: Финансы и статистика, 2009. – 768 с. – Текст: непосредственный.
2. Макарова, Н. В. Информатика : учебник / Под ред. проф. Н. В. Макаровой. - 3-е перераб. изд. - Москва : Финансы и статистика, 2009. - 768 с. - ISBN 978-5-279-02202-0. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL : <https://www.studentlibrary.ru/book/ISBN9785279022020.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.
3. Могилев, А.В. Информатика: Учебное пособие для студентов педвузов / А.В. Могилев, Н.И. Пак, Е.К. Хеннер. – М.: Академия, 2012. – 848 с. – Текст: непосредственный.
4. Абель, П. Ассемблер. Язык и программирование для IBM PC [Текст] / П. Абель. – СПб.: Корона Принт, 2009. – 736 с.
5. Аблязов, Р.З. Современный самоучитель работы на Ассемблере [Текст] / Р.З. Аблязов. – М.: ДМК Пресс, 2012. – 304 с.
6. Гуров, В.В. Основы теории и организации ЭВМ [Текст] / В.В. Гуров, В.О. Чуканов. – М.: Бином. Лаборатория знаний, 2009. - 272 с.
7. Калашников, О.А. Ассемблер – это просто. Учимся программировать [Текст] / О.А. Калашников. - СПб.: БХВ-Петербург, 2011. - 336 с.
8. Молchanov, А.Ю. Системное программное обеспечение [Текст]: учеб. для вузов / А.Ю. Молchanov. – СПб: Питер, 2010. - 400 с.
9. Ковгар, А. А. Базовые средства ассемблера в языках высокого уровня : учебное пособие / А. А. Ковгар, В. П. Осипов. - Москва : Издательство МГТУ им. Н. Э. Баумана, 2018. - 70 с. - ISBN 978-5-7038-4922-4. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL : <https://www.studentlibrary.ru/book/ISBN9785703849224.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.
10. Назаров, С. В. Современные операционные системы / Назаров С. В. , Широков А. И. - Москва : Национальный Открытый Университет "ИНТУИТ", 2016. (Основы информационных технологий) - ISBN 978-5-9963-0416-5. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL : <https://www.studentlibrary.ru/book/ISBN9785996304165.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.
11. Одиноков, В.В. Программирование на Ассемблере [Текст] / В.В. Одиноков, В.П. Коцубинский. – М.: Горячай линия – Телеком, 2011. – 280 с.
12. Орлов, С.А. Организация ЭВМ и систем [Текст] / С.А. Орлов, Б.Я. Цилькер. - СПб.: Питер, 2011– 688 с.
13. Пирогов, В.Ю. Ассемблер для Windows [Текст]. / В.Ю. Пирогов. – СПб.: БХВ-Петербург, 2012. – 896 с.
14. Пирогов, В.Ю. Ассемблер на примерах [Текст]. / В.Ю. Пирогов. – СПб.: БХВ-Петербург, 2012. – 416 с.
15. Таненбаум, Э. Современные операционные системы [Текст] / Э. Таненбаум. - СПб.: Питер, 2010. – 1120 с.
16. Таненбаум, Э. Архитектура компьютера [Текст] / Э. Таненбаум. - 5-е изд. - СПб. : Питер, 2013. - 844с + CD. – Текст: непосредственный.
17. Тихонов, В.А. Организация ЭВМ и систем [Текст] / В.А. Тихонов, А.В. Баранов. – М.: Гелиос АРВ, 2008. – 400 с.
18. Шевчук М.В. Изучение методов обеспечение информационной безопасности с применением виртуальных машин и облачных технологий: учебное пособие / Шевчук М.В., Шевченко В.Г., Павлов К.С. / М.: Изд-во МГОУ, 2013 - 140 с.
19. Шевчук М.В. Изучение архитектуры вычислительных систем с применением

виртуальных технологий: учебное пособие / Шевчук М.В., Шевченко В.Г., Тузова Е.К. / М.: Изд-во МГОУ, 2013 - 132 с.

20. Зубков, С. В. Assembler. Для DOS, Windows и Unix / Зубков С. В. - Москва : ДМК Пресс, 2008. - 640 с. - ISBN 5-94074-259-9. - Текст : электронный // ЭБС "Консультант студента" : [сайт]. - URL : <https://www.studentlibrary.ru/book/ISBN5940742599.html> (дата обращения: 09.02.2023). - Режим доступа : по подписке.

### **6.3. Ресурсы информационно-телекоммуникационной сети «Интернет»**

1. Интернет-Университет Информационных Технологий [Электронный ресурс]. - Режим доступа: <http://www.intuit.ru>

2. Информационно-образовательная среда «Открытый класс» [Электронный ресурс]. - Режим доступа: <http://www.openclass.ru/>

3. Конференция «Информационные технологии в образовании» [Электронный ресурс]. - Режим доступа: <http://ito.bitpro.ru>

4. Методология и технология электронного обучения (обзоры, статьи и др.) [Электронный ресурс]. - Режим доступа: <http://cnit.ssau.ru/do/>

5. Сайт Министерства образования и науки РФ [Электронный ресурс]. - Режим доступа: [www.ed.gov.ru](http://www.ed.gov.ru)

6. Электронная версия журнала «Вестник образования» Электронный ресурс]. - Режим доступа: [www.vestnik.edu.ru](http://www.vestnik.edu.ru)

## **7. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ**

1. Методические рекомендации по подготовке к практическим занятиям.

2. Методические рекомендации по организации самостоятельной работы по дисциплинам.

## **8. ИНФОРМАЦИОННЫЕ ТЕХНОЛОГИИ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ**

### **Лицензионное программное обеспечение:**

Microsoft Windows

Microsoft Office

Kaspersky Endpoint Security

### **Информационные справочные системы:**

Система ГАРАНТ

Система «КонсультантПлюс»

Профессиональные базы данных

[fgosvo.ru](http://fgosvo.ru) – Портал Федеральных государственных образовательных стандартов высшего образования

[pravo.gov.ru](http://pravo.gov.ru) - Официальный интернет-портал правовой информации

[www.edu.ru](http://www.edu.ru) – Федеральный портал Российское образование

Свободно распространяемое программное обеспечение, в том числе отечественного производства

ОМС Плеер (для воспроизведения Электронных Учебных Модулей)

7-zip

Google Chrome

## **9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ**

Материально-техническое обеспечение дисциплины включает в себя:

- учебные аудитории для проведения учебных занятий, оснащенные оборудованием и техническими средствами обучения: учебной мебелью, доской, демонстрационным

оборудованием, персональными компьютерами, проектором;

- помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключением к сети «Интернет» и обеспечением доступа к электронной информационно-образовательной среде.